



RAZVOJ KONCEPTA VEKTORSKOG UPRAVLJANJA ASINHRONOM MAŠINOM U POGONU OPŠTE NAMENE

DEVELOPMENT OF CONCEPTUAL VECTOR CONTROL ALGORITHM FOR INDUCTION MACHINE DRIVE

Marko Joković, Darko Marčetić, *Fakultet tehničkih nauka, Novi Sad*

Oblast – ELEKTROTEHNIKA I RAČUNARSTVO

Kratak sadržaj – *U ovom radu je prikazana univerzalna procedura za podešavanje vektorskog kontrolera u pogonu opšte namene sa asinhronom mašinom. Polazeći od matematičkog modela vektorskog kontrolera, definiše se skup koraka za sintezu softversko/hardverskih modula koje uključuje pomenuti kontroler za pravilnu orientaciju polja. Eksperimentalna verifikacija metode je izvršena na pogonu opšte namene sa AM upravljanog putem mikroprocesorskog sistema baziranog na DSPIC30F4011.*

Ključne reči: Vektorsko upravljanje, Asinhrona mašina, Regulacija

Abstract *The paper presents the universal procedure for synthesis of vector controller within the IM drive. Starting from the mathematical model of vector controller, the guideline steps for setting the relevant modules of field oriented controller are given. Performance evaluation of microcontroller based IM drive is given on DSPIC30F4011 control platform.*

Keywords: Vector control, induction machine, regulation

1. UVOD

Visoke performanse upravljanja u naizmeničnim elektromotornim pogonima sa *AM* su moguće jedino upotreboom koncepta vektorske kontrole. Ovakav vid upravljanja se danas sve više primenjuje čak i u okviru pogona opšte namene koji su se tradicionalno bazirali na jednostavnijim upravljačkim algoritmima (skalarno upravljanje u otvorenoj spredi, kontrola klizanja...). Tome značajno doprinosi razvoj energetske i upravljačke elektronike zasnovane na jeftinim i komercijalno dostupnim mikroprocesorima.

Pogoni opšte namene se proizvode u masovnim serijama i često imaju za zahtev smanjenje broja raspoloživih senzora. Time se umanjuje cena pogona koji postaje konkurentan na tržištu proizvoda. Stožiji zahtevi tržišta po pitanju performansi rada nameću potrebu za definisanjem jednostavne ali univerzalne procedure za kalibraciju kontrolera vektorskog upravljanja.

U ovom radu, jedna takva procedura je predstavljena i detaljno definisana.

NAPOMENA:

Ovaj rad proistekao je iz master rada čiji mentor je bio dr Darko Marčetić, red. prof.

2. VEKTORSKI MODEL AM

Posmatra se matematički model AM u sinhronorotirajućem *dq* sistemu osa dat u [1]. Ukoliko se unesu sledeća ograničenja unutar kontrolera:

$$\psi_{rd} = |\psi_r|, \quad \psi_{rq} = 0 \quad 1)$$

dq sistem se orijentiše na fluks rotora i postiže se pozicioniranje na njegov ugao.

Dobija se redukovani vektorski model *AM* trećeg reda, koji prikazan u prostoru stanja ima oblik:

$$\frac{d}{dt} \begin{bmatrix} i_{sd} \\ i_{sq} \\ \psi_{rd} \end{bmatrix} = \begin{bmatrix} -\frac{R_\sigma}{L_\sigma} & \omega_{dq} & \frac{L_m}{T_r L_\sigma} \\ -\omega_{dq} & -\frac{R_\sigma}{L_\sigma} & -\frac{\omega L_m}{T_r L_\sigma} \\ \frac{L_m}{T_r} & 0 & -\frac{1}{T_r} \end{bmatrix} \begin{bmatrix} i_{sd} \\ i_{sq} \\ \psi_{rd} \end{bmatrix} + \begin{bmatrix} \frac{1}{L_\sigma} & 0 \\ 0 & \frac{1}{L_\sigma} \\ 0 & 0 \end{bmatrix} \begin{bmatrix} u_{sd} \\ u_{sq} \end{bmatrix} \quad 2)$$

$$(L_m/T_r)i_{sq} - (\omega_{dq} - \omega)\psi_{rd} = 0 \quad 3)$$

Orientacijom polja po 1), dinamička jednačina za *q* komponentu fluksa rotora postaje algebarska odakle se uočava redukcija reda modela.

Posledica pravilne orientacije polja jeste raspregnuta kontrola momentom *m_{el}* i fluksom *AM* $\psi_{rd} = \psi_r$ koji se računaju kao:

$$m_{el} = \frac{3}{2} P \frac{L_m}{L_r} \psi_{rd} i_{sq} = \frac{3}{2} P \frac{L_m^2}{L_r} i_{sd} i_{sq} \quad 4)$$

$$\frac{d}{dt} \psi_{rd} = -\frac{1}{T_r} \psi_{rd} + \frac{L_m}{T_r} i_{sd} \xrightarrow{d/dt=0} \psi_{rd} = L_m i_{sd} \quad 5)$$

Praktična realizacija orijentacije polja *FOC* (eng. *Field Oriented Controller*) se vrši indirektno računom klizanja na osnovu algebarske relacije 3):

$$\begin{aligned} \omega_k &= \frac{L_m}{T_r} \frac{i_{sq}}{\psi_{rd}} = \frac{1}{T_r} \frac{i_{sq}}{i_{sd}} \\ \omega_{dq} &= \omega + \omega_k \\ \theta_{dq} &= \int \omega_{dq} dt \end{aligned} \quad 6)$$

Za potrebe regulacije struje kao drugog preduslova za vektorskiju kontrolu *AM*, strujne jednačine u (2) se prepisuju u pogodan oblik za željenu analizu:

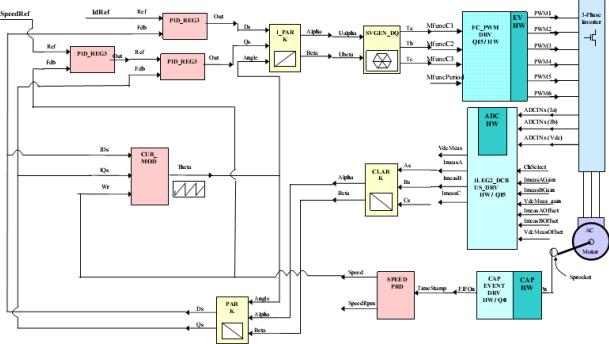
$$u_{sd} = R_s i_{sd} + L_\sigma \frac{di_{sd}}{dt} - \omega_{dq} L_\sigma i_{sq} \quad 7)$$

$$u_{sq} = R_s i_{sq} + L_\sigma \frac{di_{sq}}{dt} + \omega_{dq} L_\sigma i_{sd} + \omega_{dq} \frac{L_m}{L_r} \psi_{rd} \quad 8)$$

Relacije 1) – 8) su polazna osnova za definisanje procedure za kalibriranje vektorskog upravljanog pogona *AM*.

3. PROCEDURA ZA PODEŠAVANJE VEKTORSKOG KONTROLERA AM

Na *Slici 1* prikazan je kompletan blok dijagram vektorskog pogona *AM* sa svim relevantnim blokovima.



Slika 1. Kompletan blok dijagram vektorski upravljanog pogona AM

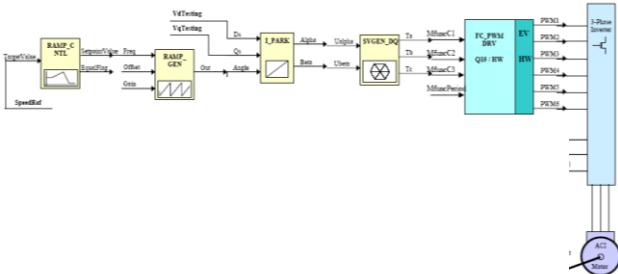
Testiranje vektorskog kontrolera AM po predloženoj proceduri se sprovodi kroz nekoliko faza:

- Test *VSI* – test naponskog izvora
 - Test *CRVSI* – strujno regulisani naponski izvor, metoda za podešavanje pojačanja PI regulatora struje
 - Test *FOC* – podešavanje orijentacije polja
 - Test *Brzinska petlja* – metoda podešavanje pojačanja PI regulatora brzine

3.1. Test VSI

Prva faza testa vektorskog kontrolera AM u osnovu obuhvata testiranje mehanizma za pravljenje vektora napona unutar pogona sa invertorskim pretvaračem.

Na Slici 2 prikazan je deo pogona kojim se ostvaruje prva faza testa – impulsno širinska modulacija putem prostornih vektora SVPWM (eng. *Space Vector Pulse Width Modulation*).



Slika 2. Blok dijagram za testiranje faze I - VSI

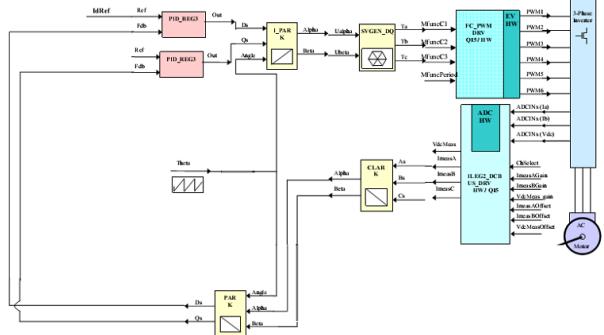
Blokovima *RAMP_CTRL* i *RAMP_GEN* se zadaju vrednosti učestanosti napajanja *Freq* i naponskih referenci *VdTesting* i *VqTesting*. Blokovima *I_PARK* i *SV_GEN* se procesuiraju ulazni signali i računaju vremena vođenja za *PWM* periferiju.

3.2. Test CRVSI

Vektorska kontrola je specijalan vid strujne kontrole kod koje se upravlja pored amplitude i faznim stavom struje u odnosu na referentni fluks rotora. Iz tog razloga jako je važno obezbititi strujnu regulaciju u pogonu u slučaju da se energija dobija iz naponskog VSI pretvarača.

Koncept strujno regulisanog naponskog izvora tzv. *CRVSI* se može obezbediti ukoliko dinamika uvedene strujne petlje u okviru kontrolnog algoritma značajno ubrzava odziv

struje u odnosu na prirodnu dinamiku uspostavljanja iste. Celokupna konfiguracija za testiranje *CRVSI* je prikazana na *Slici 3*. U odnosu na konfiguraciju sa *Slike 2* uvodi se povratna sprega po struci sa svim elementima za procesuiranje dok se signali napona dobijaju kao izlaz iz strujnih regulatora. Učestanost napajanja iznosi nula, čime se utiskuju *DC* signali koji sprečavaju da se *AM* obrće.



Slika 3 Blok dijagram za testiranje faze II - CRVSI

CRVSI posmatra napone kao upravljačke veličine kojima se potrebno upravljati na način da se utiskuje željeni vektor struje AM. U tom pravcu, koriste se relacije 7) i 8) koje opisuju zakonitosti uspostavljanja struje pri pobudnim naponskim signalima. Izvodi se funkcija prenosa od napona do struje sa zanemarenjem sporopromenljivih članova usled obrtnih elektromotornih sila kao i efekata sprezanja osa usled utiskivanja *DC* signala kada je $\omega_{dq} = 0$, [2]. Funkcije prenosa strujnog podsistema se opisuju filtarskom strukturom niskopropusnika opsega prvog reda:

$$i_{sd}(s) = \frac{1/R_s}{1 + T_\sigma s} u_{sd}(s) \quad 9)$$

$$i_{sq}(s) = \frac{1/R_s}{1 + T_\sigma S} u_{sq}(s) \quad 10)$$

Ukoliko se raspolaže informacijom o parametrima otpora namotaja statora R_s i ekvivalentne vremenske konstante namotaja mašine T_σ može se iskoristiti kao pogodan *Dahlin*-ov algoritam za sintezu parametara regulatora [3]. Algoritam uvažava u obzir diskretni rad kontrolera sa periodom T kao i kašnjenje pretvarača τ i posmatra funkciju prenosa objekta u vidu filtra prvog reda sa transportnim kašnjenjem:

$$G_{ob}(s) = \frac{K_{inv} \cdot 1/R_s}{1 + sT_\sigma} \cdot e^{-\tau s} \quad 11)$$

gde je $K_{inv} = u_{DC}/\sqrt{3}$ pojačanje pretvarača.

Optimalni parametri po *Dahlin* algoritmu su:

$$K_p = \frac{1 - e^{-\lambda T}}{K \cdot \left(e^{\frac{T}{T_1}} - 1 \right) \cdot [1 + N \cdot (1 - e^{-\lambda T})]} \quad 12)$$

$$K_i = K_p \frac{T}{T_i} = K_p \left(e^{\frac{T}{T_1}} - 1 \right) \quad 13)$$

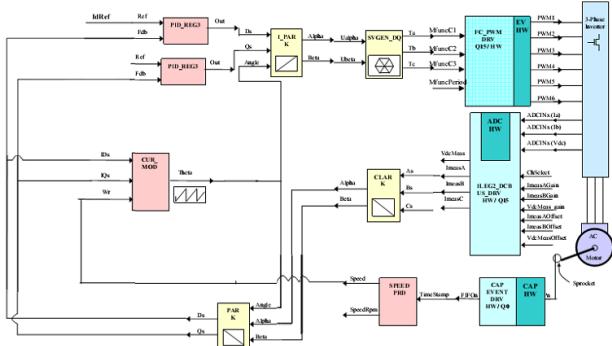
gde su redom:

- λ - parametar koji definiše širinu propusnog opsega strujne regulacione konture (brzinu uspostavljanja odziva struje),
 - N - broj perioda transportnog kašnjenja,

3.3. Test FOC

Treća test faza vektorskog pogona AM podrazumeva kalibraciju bloka za orientaciju polja dq koordinatnog

sistema na fluks rotora. Pokazano je da se orijentisanjem sistema na fluks rotora dobija raspregnuta kontrola fluksa i momenta u pogonu putem upravljačkih komponenti vektora struja statora. Uz prethodno testiran CRVSI ovim je omogućena minimalna konfiguracija vektorskog kontrolera elektromotornog pogona sa AM.



Slika 4 Blok dijagram za testiranje faze III - FOC

Test *FOC* pored *CRVSI* konfiguracije uključuje dodatni blok *CUR_MOD* koji je zanosovan na 6). Na osnovu komponenti vektora struje statora i vremenske konstante rotora T_r blok daje na izlazu signale ω_{dq} i θ_{dq} koji se koriste u okviru blokova za transformacije koordinata *PARK* i *IPARK*.

Ukoliko se parametar inverzne vremenske konstante rotora u mikrokontroleru poklopi sa istim parametrom u stvarnom pogonu, postići će se 1) odnosno 4) i 5). Promena struje statora d ose će rezultovati samo promenom fluksa rotora u mašini, promena q komponente struje statora će direktno menjati momenat AM . Neophodno je napomenuti da je ovaj test potrebno raditi pri ukočenom rotoru, tj.u stanju kratkog spoja pogona.

Ovim se onemogućuje obrtanje rotora *AM* te ne postoji opasnost da se mašina usled značajnih vrednosti postignutom momenta pokrene. Treći ulaz u blok *CUR_MOD Speed* može se izjednačiti sa nulom u tom slučaju te je učestanost napajanja jednak učestanosti klizanja u pogonu.

Koraci za kalibraciju vremenske konstante rotora su redom nabrojani:

- Utiskivanje d komponente struje statora u AM
 - Zatim se daje profil skokovite reference komponente struje po q osi u ekvidistantnim vremenskim intervalima
 - Na osnovu podataka o vrednostima q komponente struje rotora, izračunatih odgovarajućih klizanja kao i momenata AM neophodno je sačiniti linearnu korelaciju
 - Mera odstupanja od linearne korelacije (standardna devijacija, modus/medijana...) treba da obezbedi mehanizam za adaptaciju parametra inverzne vremenske konstante na način da se ponovnim ponavljanjem prethodnih koraka ista smanji
 - U slučaju pronalaska kalibracionog parametra inverzne vremenske konstante rotora kojom je mera odstupanja linearne zavisnosti momenta od klizanja minimalna postupak se prekida a vrednost parametra se proglašava za referentnu

3.4. Test Brzinska petlja

Poslednji test vektorskog pogona AM upravljanog po
brzini obrtanja rotora jeste zatvaranje povratne sprege po

brzini. Blok dijagram pogona za ovaj test je već prikazan na *Slici 1*.

Signali na ulazu u regulatore struja dq osa se ne zadaju ručno već se dobijaju kao izlaz iz PI regulatora brzine.

Test brzinske petlje najpre podrazumeva sprovođenje metode za merenje mehaničke inercije J pogona. Metode zaustavljanja, zaleta sa konstantnim momentom m_e itd pri neopterećenom stanju u pogonu mogu da posluže u svrhe proračuna ovog parametra.

$$J = m_e / \frac{d\omega}{dt} \approx m_e / \frac{\Delta\omega}{\Delta t} \quad 14)$$

Nakon merenja momenta inercije moguće je nekom od analitičkih metoda za proračun parametara regulatora brzine dobiti vrednosti proporcionalnog i integralnog pojačanja kojim se obezbeđuju željeni zahtevi pogona.

Koristi se procedura za pronaalaenje parametara po kriterijumu minimizacije sume greške [4]:

$$K_p = 0.2027 \frac{2J}{T_\omega} \quad 15)$$

$$K_i = 0.03512 \frac{2J}{T_\omega} \quad 16)$$

gde je T_ω definisana perioda rada brzinske petlje.

Ovom metodom se obezbeđuje kritično aperiodičan odziv na odskočnu pobudu. Metoda uvažava u obzir diskretan rad regulatora brzine a kao ulazni podatak koristi određeni parametar J po 14).

4. EKSPERIMENTALNA VERIFIKACIJA REZULTATA PREDLOŽENE PROCEDURE

Prototip pogona se sastoji od dve identične *AM*, mehanički povezane u motor-generator grupu za svrhu opterećivanja u pogonu. Energetska elektronika se sastoji od trofaznog invertora koji pretvara DC u AC pomoću PWM upravljačke strategije. Frekvencija PWM nosioca je podesno izabrana na vrednost $f_{PWM} = 15151\text{ Hz}$. Digitalna kontrola koja uključuje vektorski kontroler, sa opisanom procedurom je izvedena putem digitalnog mikrokontrolera zasnovanog na *dsPIC30F4011*. Ovaj mikroprocesor zadovoljava sve kriterijume koji se postavljaju pred jedan moderni pogon visokih performansi za primenu u oblasti električne vuče i transporta. Ova postavka je povezana na DC napajanje koje se sastoji od četiri 12V baterije povezane na red kako bi formirale stabilan 48V izvor napajanja za pretvarač. Postavka je prikazana na *Slici 5*.

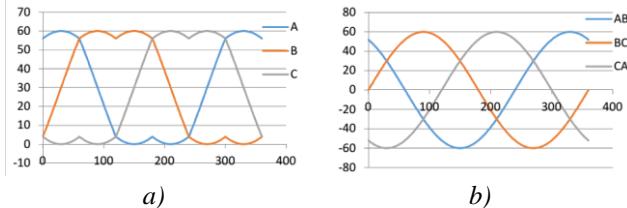


Slika 5 Postavka pogona za eksperiment

Električni parametri korišćene AM su: $R_s = 5.5 \text{ m}\Omega$, $L_{ys} = L_{yr} = 28 \mu\text{H}$, $T_r = 255 \text{ ms}$, $R_{Fe} = 3.2 \Omega$

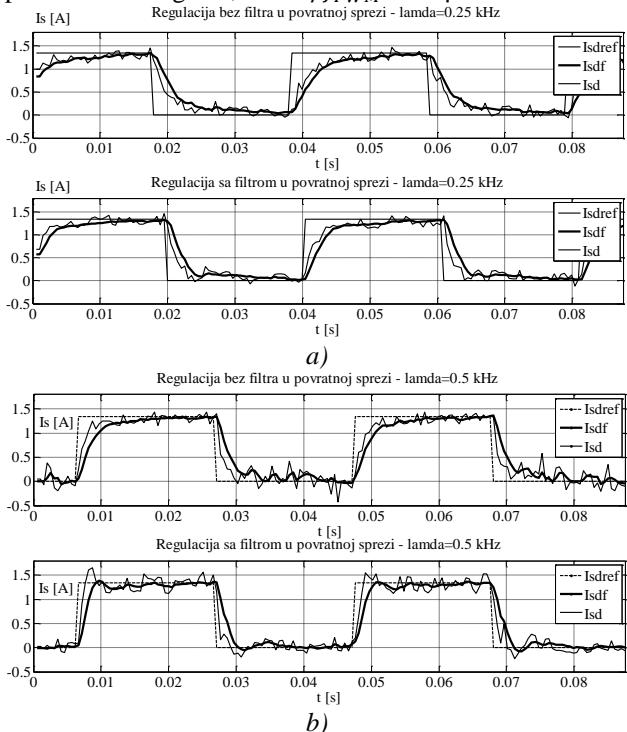
Observacijom signala vremena vođenja A , B i C kao izlaza iz SVPWM bloka u funkciji ugla modulacije i međufaznih signala na *Slici 6* ze test VSI može se zaključiti:

- (Analogni) Signali vremena vođenja faza pretvarača iz SVPWM predstavljaju offset-ovane kvazi sinusoidalne signale
- Treći harmonik signala koji je nultog redosleda simetrije je prisutan jedino u faznom signalu, međufazni signal ima samo osnovni harmonik
- Offset signal nije prisutan u međufaznim naponima pretvarača



Slika 6. Izgled a) SVPWM vremena vođenja faza invertora i b) međufaznih napona pretvarača

Na Slici 7 prikazani su eksperimentalni odzivi struja na odskočni profil reference po Dahlin-ovom kriterijumu za više vrednosti propusnog opsega λ . Uočava se aperiodičan odziv struje koji je u saglasnosti sa Dahlin algoritmom. Odziv regulacione strukture je brži od prirodnog odziva AM definisanog sa prirodnom učestanošću $1/T_\sigma = 100 \text{ Hz}$. Perioda rada strujne petlje odgovara periodi PWM signala, $T = 1/f_{\text{PWM}} = 66\mu\text{s}$.



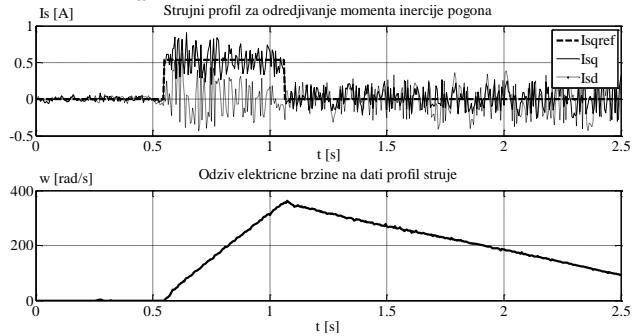
Slika 7. Eksperimentalni odzivi struja na odskočni profil reference po Dahlin-ovom kriterijumu a) pri $\lambda = 250 \text{ Hz}$ i b) $\lambda = 500 \text{ Hz}$ korišćenog AM

Na Slici 8 prikazan je eksperimentalni test za određivanje momenta inercije pogona. Zadaje se profil struje odskočni profil struje trajanja $\Delta t = 0.5\text{s}$ kojim se uspostavlja elektromagnetski momenat. Brzina pri konstantnom momentu se promeni za iznos $\Delta\omega = 350 \text{ rad/s}$, što daje vrednost za momenat inercije:

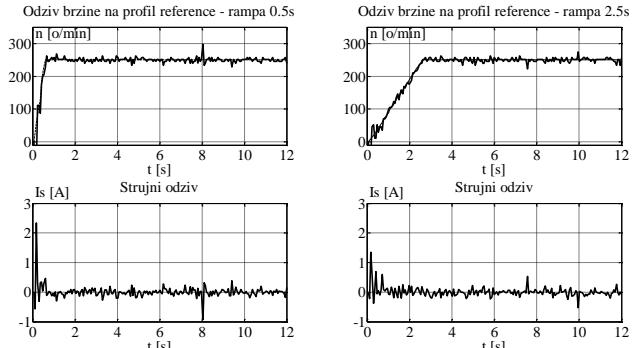
$$J = \frac{m_e \Delta t}{\Delta\omega} = 0.0041 \text{ kg m}^2 \quad 16$$

Na kraju, prikazani su i eksperimentalni rezultati odziva brzine (gornji) i struje (donji grafici) pogona AM na profil

brzine, referenca brzine 250 o/min tipa rampa funkcije trajanja 0.5s , desno, i 2.5s , levo. Sinteza parametara je izvršena na osnovu 15)-16) sa periodom rada brzinskog regulatora $T_\omega = 20 \text{ ms}$.



Slika 8. Momentni profil za određivanje parametra J



Slika 9. Odzivi brzine (gornji) i struje (donji grafici) pogona na profil brzine, referencia brzine 250 o/min tipa rampa funkcije trajanja 0.5s , desno, i 2.5s , levo

5. ZAKLJUČAK

U ovom radu je prikazana praktična procedura za kalibraciju vektorskog kontrolera pogona AM opšte namene. Dat je detaljan opis svih relevantnih koraka sinteze blokova koji sačinjavaju ovaj kontroler. Na primeru digitalnog pogona AM, prikazani su eksperimentalni rezultati testova koji potvrđuju validnost predložene praktične procedure.

6. LITERATURA

- [1] Darko Marčetić: „Mikroprocesorsko upravljanje energetskim pretvaračima“, Fakultet tehničkih nauka, Novi Sad, 2014.
- [2] V. Vučković, „Električni pogoni“, Akademска misao, 2002.
- [3] Dahlin E.B. „Designing and tuning digital controllers, Part I and II“, Instrum. Control. Systms, vol. 41, pp. 77-83 and pp. 87-91, Jun./Jul. 1968.
- [4] Slobodan Vukosavić: „Digitalno upravljanje električnim pogonima“, Akademска misao, Beograd, 2003.

Kratka biografija:

Marko Joković rođen je u Kladovu 1996. god. Master rad na Fakultetu tehničkih nauka iz oblasti Elektrotehnike i računarstva – Energetska elektronika i električne mašine odbranio je 2020.god.

Darko Marčetić je redovni profesor na Fakultetu tehničkih nauka u Novom Sadu, na Katedri za Energetsku elektroniku i pretvarače. Oblast interesovanja su mu digitalno upravljanje elektromotornim pogonima i optimalna kontrola.